

<u>D1</u>			<u>E9</u>
<u>D2</u>	GND	CMD_COL0	<u>E10</u>
<u>D3</u>	CLK_N	CMD_COL1	<u>E11</u>
	CLK_P	CMD_COL2	<u>E12</u>
<u>D4</u>		CMD_COL3	<u>E13</u>
<u>D5</u>	RESET_N	CMD_COL4	<u>M1</u>
<u>D6</u>	NC1	CMD_COL5	<u>M2</u>
<u>E3</u>	NC2	CMD_COL6	<u>M3</u>
<u>M4</u>	NC3	CMD_COL7	
	NC4		<u>M5</u>
<u>E4</u>		GND	<u>M6</u>
<u>E5</u>	SPI_MISO	OUTPUT_1	<u>M7</u>
<u>E6</u>	SPI_MOSI	OUTPUT_2	<u>M8</u>
<u>E7</u>	SPI_CLK	OUTPUT_3	<u>M9</u>
<u>E8</u>	SPI_CS	OUTPUT_4	<u>M10</u>
	GND	OUTPUT_5	<u>M11</u>
		OUTPUT_6	<u>M12</u>
		OUTPUT_7	<u>M13</u>
		OUTPUT_8	
<u>A1</u>	VDD_1V8	GND	<u>D8</u>
<u>A2</u>	VDD_1V8	GND	<u>D10</u>
<u>A3</u>	VDD_1V8	GND	<u>D12</u>
<u>A4</u>	VDD_1V8	GND	<u>E1</u>
<u>A5</u>	VDD_1V8	GND	<u>E2</u>
<u>A6</u>	VDD_1V8	GND	<u>B1</u>
<u>A7</u>	VDD_1V8	GND	<u>B2</u>
<u>D7</u>	VDD_1V8	GND	<u>B3</u>
<u>D9</u>	VDD_1V8	GND	<u>B4</u>
<u>D11</u>	VDD_1V8	GND	<u>B5</u>
<u>D13</u>	VDD_1V8	GND	<u>B6</u>
		GND	<u>B7</u>
<u>A8</u>	VDD_3V3	GND	<u>B8</u>
<u>A9</u>	VDD_3V3	GND	<u>B9</u>
<u>A10</u>	VDD_3V3	GND	<u>B10</u>
<u>A11</u>	VDD_3V3	GND	<u>B11</u>
<u>A12</u>	VDD_3V3	GND	<u>B12</u>
<u>A13</u>	VDD_3V3	GND	<u>B13</u>